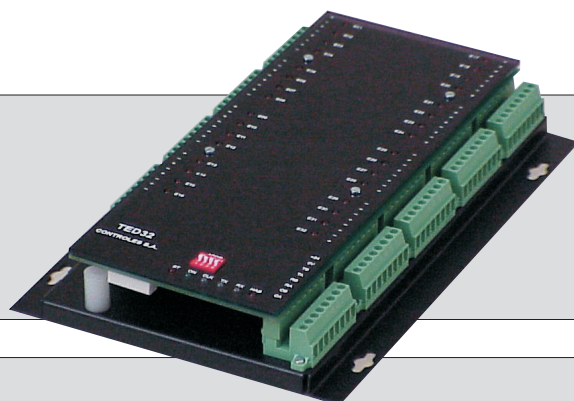


TED32B

TARJETA DE ENTRADAS DIGITALES



CARACTERISTICAS

ENTRADAS

Cantidad: 32
 Tipo: digitales pasivas
 Aislación: óptica con comunes individuales
 Tensión: (ver código de producto)
 Consumo: 1,6 mA
 Filtro: RC + filtro de software
 Ciclo de barrido: 1ms
 Protección contra inversión de polaridad a la entrada mediante diodo antiparalelo.
 Borneras: enchufables para conductor de 0,25 mm² a 4 mm² (12 AWG a 24AWG). Dos bornes para cada entrada

COMUNICACIONES

Puerto serial RS422
 Protocolo: ver código de producto
 Identificación en bus: 4 llaves

SEÑALIZACION

- leds de estado para cada entrada
- leds bicolors en RX y TX y CK
- led de ocupacion del bus
- led de estado general
- led de alimentacion

SINCRONIZACION

- desde GPS mediante IRIG-B
- desde CPU por canal de comunicaciones

ALIMENTACION

Opcion T0: 19 a 28 Vcc, 250mA@24Vcc
 Opcion T1: 10 a 30 Vcc, 100mA@24Vcc

CARACTERISTICAS MECANICAS

Caja para montaje en bandeja
 Dimensiones: 150x250x37mm
 Peso: 800 g

CONDICIONES AMBIENTALES

Temperatura operativa: ver código de producto
 Humedad relativa: 100% SC

FUNCION

Adquirir señales digitales provenientes de los elementos de un sistema eléctrico, preprocesarlas y transmitir las a la CPU de la RTU.

DESCRIPCION

Características

- Tarjeta única con borneras enchufables.
- Montaje en fondo de tablero.
- Fácil instalación, el cableado de campo se realiza directamente a la tarjeta sin necesidad de borneras o relés intermediarios.
- Fácil mantenimiento, recambio inmediato en caliente de la tarjeta de electrónica.
- Estado sólido, basada en un microprocesador con programa en flash rom.
- Conexión en red con la CPU de la RTU mediante puerto serial Rs422
- Ciclo de barrido 1 ms.
- Filtro de rebotes de contacto (debounce filter) configurable.
- Filtro de cambios repetitivos (chatter filter) configurable.
- Cola de secuencia de eventos (SOE), cantidad máxima de eventos a ser transmitidos: 400.

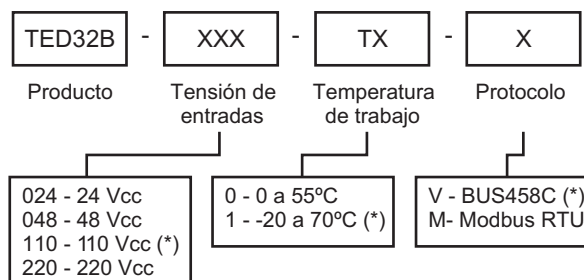
Funciones

Aislar las señales digitales de entrada mediante optoacopladores.
 Detectar el estado de las entradas digitales y aplicar el algoritmo de filtro.
 Fechar los cambios de estado válidos y almacenarlos en la cola de secuencia de eventos.
 Transmitir el contenido de la cola de secuencia de eventos a la CPU de la RTU mediante el puerto de comunicaciones.
 Mantener la hora en sincronismo con la CPU de la RTU o con un GPS.

Código de producto

El código de producto especifica las opciones incorporadas

TED32B-XXX-TX-X



(*) Modelo por defecto, otras opciones consultar disponibilidad.