



Alimentar con 20+20 Vca: verificar salida +24 y regulada de 5 V. El LED de fuente debe destellar
Colocar la ROM ENS32V1.0 y la memoria 93C66

Alimentar: el LED de fuente debe permanecer encendido

Por el puerto TTL: (19200 baudios, sin paridad, sin handshake, 8 bit, 2 stop) al arrancar transmite "A"

Al apagar el controlador transmite "L". Al recibir "Z" responde "I"

Al recibir "R" hace ensayo de RAM: responde "B": RAM bien, "M": RAM mal

Al recibir "E" hace ensayo de 93C66: responde "B": 93C66 bien, "M": 93C66 mal

Retirar el cable CPTTL/PC. Con un puente entre los pines 7 y 9 del puerto TTL el transmisor de FO transmite "A" cada 1000 ms. Agregando la fibra óptica entre TXD y RXD el relé 1 cierra durante 500 ms cada vez que se recibe "A"

Con un cable y 1 Kohm en serie poner sucesivamente:

EXS, EXD, PAS, PAD a NVE: cierran relés 1 a 4 (verificar LEDs de entradas y salidas)

SM, SA a 24V: cierran relés 5, 6 (verificar LEDs de entradas y salidas)

EXS abierto: CLP suministra 24V (>18 V cargado con 470 ohm), CLC abierto

EXS a NVE: CLC suministra 24V (>18 V cargado con 470 ohm), CLP abierto

EM1 a EM16 a 24V: cierran SM1 a SM16 a NVE (<5 V cargado con 470 ohm)